

Pressemitteilung – VPC3+CLF
30.01.2008

VPC3+CLF PROFIBUS-DP Slave Controller ASIC mit neuen Features

profichip ergänzt mit der Version VPC3+CLF C3-Step seine erfolgreiche Baureihe VPC3+CLF (PQFP44) unter der Artikelnummer PA002008.

Dieser Baustein basiert auf dem seit 2003 verfügbarem VPC3+CLF und bietet zusätzlich zu dessen bekannten Eigenschaften (DP-V0/V1/V2-Funktionen, 4 kB RAM Speicher und 5V/3,3V Spannungsversorgung) den unter PROFIBUS-DP-V2 spezifizierten Dienst „Uhrzeitsynchronisation“. Gerade Anwendungen mit erhöhten Sicherheitsanforderungen benötigen die Unterstützung dieser Funktion im Chip, um systemweit die präzise Zeitstempelung auftretender Ereignisse durchzuführen oder Steuerungsfunktionen uhrzeitsynchron anzustoßen. Ein weiteres Ziel war auch die Stromaufnahme gegenüber existierenden Bausteinen zu reduzieren.

Für die anwenderfreundliche Nutzung der neuen Funktionen ist eine erweiterte Version des eingeführten Software-Stacks verfügbar. Zur Unterstützung redundanter Slave-Applikationen mit einem oder zwei Micro-Controllern werden ebenfalls entsprechende Softwareversionen angeboten.

Damit bietet die profichip GmbH die einzigen 'reinen' Slave Controller mit diesem Funktionsumfang in zwei unterschiedlichen Varianten an.

Die ersten Muster werden Ende des 1. Quartals 2008 verfügbar sein, Serienlieferungen erfolgen ab Mitte April 2008.



Kontakt: Profichip GmbH
Einsteinstraße 6
91074 Herzogenaurach
Tel.: 09132-744 200
info@profichip.com
www.profichip.com